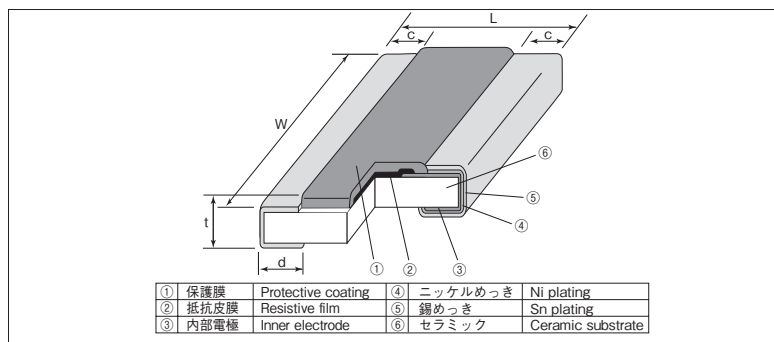


WU73 長辺電極角形低抵抗チップ抵抗器(低T.C.R.)

Wide Terminal Type Low Resistance Flat Chip Resistors (Low T.C.R.)

■構造図 Construction



外装色：黒 Coating color : Black

■特長 Features

- 長辺電極のチップ抵抗器です。
- 抵抗値許容差±1%、抵抗温度係数 $\pm 75 \times 10^{-6}/K$ の
高信頼性、高性能品です。
- リフロー、フローはんだ付けに対応します。
- 欧州RoHS対応です。
- AEC-Q200に対応(データ取得)しています。
- Flat chip resistors of wide terminal type.
- High reliability and performance with T.C.R.
 $\pm 75 \times 10^{-6}/K$ ~, resistance tolerance $\pm 1\%$.
- Suitable for flow and reflow solderings.
- Products meet EU-RoHS requirements.
- AEC-Q200 qualified.

■用途 Applications

- 電源回路、ECU等自動車関連。
- Power supply, ECU etc.

■参考規格 Reference Standards

IEC 60115-8
JIS C 5201-8
EIAJ RC-2134C

■外形寸法 Dimensions

形名 Type (Inch Size Code)	寸法 Dimensions (mm)					Weight(g) (1000pcs)
	L ± 0.15	W ± 0.1	c ± 0.2	d ± 0.15	t ± 0.1	
2B(0612)	1.6	3.2	0.4	0.45	0.6	12.0
2B15(0612)	1.6	3.2	0.4	0.45	0.6	12.0

■品名構成 Type Designation

例 Example

WU73	2B	T	TD	10L0	F
品 種 Product Code	定格電力 Power Rating	端子表面材質 Terminal Surface Material	二次加工 Taping	公称抵抗値*1 Nominal Resistance	抵抗値許容差 Resistance Tolerance
WU73	2B:1W 2B15:1.5W	T : Sn	TD: 4mm pitch punch paper BK: Bulk	4 digits Ex. 10L0: 10mΩ R100: 100mΩ	F: $\pm 1\%$

抵抗値範囲 (Ω) Resistance Value	4桁表示 4 digits
10m~91m	10L0~91L0
0.1	R100

環境負荷物質含有についてEU-RoHS以外の物質に対するご要求がある場合にはお問合せください。
テーピングの詳細については巻末のAPPENDIX Cを参照してください。
Contact us when you have control request for environmental hazardous material other than the substance specified by EU-RoHS.
For further information on taping, please refer to APPENDIX C on the back pages.

■定格 Ratings

形 名 Type	定格電力 Power Rating	定格周囲温度 Rated Ambient Temp.	定格端子部温度 Rated Terminal Part Temp.	抵抗温度係数 T.C.R. ($\times 10^{-6}/K$)	抵抗値範囲 Resistance Range (Ω)	抵抗値許容差 Resistance Tolerance	使用温度範囲 Operating Temp. Range	テーピングと包装数/リール Taping & Q'ty/Reel (pcs)
					E24 & 25m, 50m*1			
WU73 2B	1W	70°C	115°C	± 100	10m~12m	F: $\pm 1\%$	-55°C~155°C	5,000
				± 75	13m~27m			
				± 100	30m~100m			
WU73 2B15	1.5W	—	95°C	± 100	10m~12m			
				± 75	13m~27m			
				± 100	30m~100m			

定格電圧は $\sqrt{\text{定格電力} \times \text{公称抵抗値}}$ による算出値となります。

Rated voltage = $\sqrt{\text{Power Rating} \times \text{Resistance value}}$

※1 25mΩ、50mΩにも対応致します。

※1 25mΩ and 50mΩ are available.

お客様の使用状況において、定格周囲温度、定格端子部温度のどちらを使用するか疑義が生じる場合は定格端子部温度を優先してください。

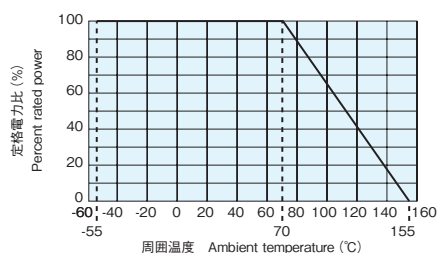
詳細は14~17頁の「端子部温度の負荷軽減曲線の紹介」をご参照ください。

If any questions arise whether to use the "Rated Ambient Temperature" or the "Rated Terminal Part Temperature" in your usage conditions, please give priority to the "Rated Terminal Part Temperature".

For more details, please refer to "Introduction of the derating curves based on the terminal part temperature" in page 14 to 17.

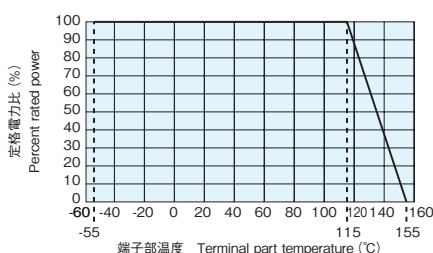
■ 負荷軽減曲線 Derating Curve

周囲温度 Ambient temperature



周囲温度70℃以上で使用される場合は、上図負荷軽減曲線に従って、定格電力を軽減して御使用ください。
For resistors operated at an ambient temperature of 70°C or above, a power rating shall be derated in accordance with the derating curve.

端子部温度 Terminal part temperature

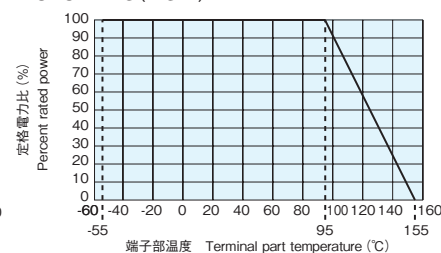


上記の端子部温度以上で使用される場合は、負荷軽減曲線に従って定格電力を軽減してご使用ください。
※ご使用方法につきましては巻頭の“端子部温度の負荷軽減曲線の紹介”を参照願います。

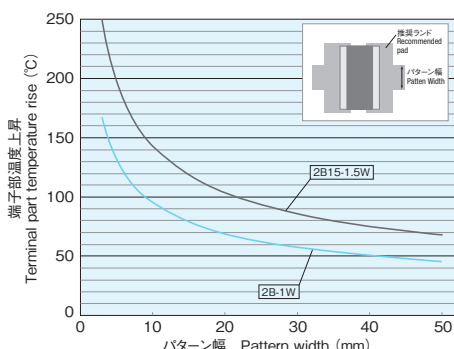
For resistors operated terminal part temperature of described for each size or above, a power rating shall be derated in accordance with derating curve.

※Please refer to "Introduction of the derating curves based on the terminal part temperature" on the beginning of our catalog before use.

端子部温度 Terminal part temperature
WU73 2B15(1.5W)



■ 部品温度データ(参考データ) Device temperature data (Reference)



測定条件 Measurement condition

室温25℃ 基板仕様: FR-4相当 t=1.6mm Cu箔厚=35um

Room Temperature 25℃ PCB: FR-4 t=1.6mm Cu foil thickness=35um

高電力での使用につきましては、基板の放熱条件により、部品温度が高くなる場合があります。

必ず端子部温度をご確認いただくとともに、納入仕様書・使用上の注意事項を確認いただいた上でご使用ください。

While using under high power, the temperature of the product may increase depending on the condition of heat dissipation from PCB.

Be sure to check the terminal part temperature as well as precautions for use on delivery specifications before use.

■ 性能 Performance

試験項目 Test Items	規格値 Performance Requirements $\Delta R \pm (\% + 0.005\Omega)$		試験方法 Test Methods
	保証値 Limit	代表値 Typical	
抵抗値 Resistance	規定の許容差内 Within specified tolerance	—	25℃
抵抗温度係数 T.C.R.	規定値内 Within specified T.C.R	—	+25℃ / -55℃ and +25℃ / +125℃
過負荷(短時間) Overload (Short time)	2	0.2	定格電圧×2倍を5秒印加 Rated voltage×2 for 5s
はんだ耐熱性 Resistance to soldering heat	1	0.2	260℃±5℃, 10s±1s
端子強度 Bending test	1	0.1	たわみ強さ: 支持点間隔90mm、たわみ回数1回、曲げ5mm Holding point 90mm, Bending 1time. Bending 5mm
温度急変 Rapid change of temperature	2	0.3	-55℃ (30min.) / +125℃ (30min.) 1000 cycles
耐湿負荷 Moisture resistance	2	0.1	40℃±2℃, 90~95%RH, 1000h 1.5時間 ON/0.5時間 OFFの周期 1.5h ON/0.5h OFF cycle
70℃での耐久性 Endurance at 70℃	2	0.2	70℃±2℃, 1000h 1.5時間 ON/0.5時間 OFFの周期 1.5h ON/0.5h OFF cycle
高温放置 High temperature exposure	1	0.1	+155℃, 1000h

■ 使用上の注意 Precautions for Use

- チップ抵抗器の基材はアルミナです。実装する基板との熱膨張係数の違いから、ヒートサイクル等の熱ストレスを繰り返し与えた場合、接合部のはんだ(はんだフィレット部)にクラックが発生する場合があります。WU73は自己発熱も大きいことより、周囲温度の変動が大きく繰り返される場合や、負荷のオンオフが繰り返される場合は、クラックの発生に注意が必要です。熱ストレスによるクラックの発生は、実装されるランドの大きさ、はんだ量、実装基板の放熱性等に左右されますので、周囲温度の大きな変化や負荷のオンオフのような使用条件が想定される場合は、十分注意して設計してください。
- 50mΩ以下の抵抗値においては、ランドパターンの大きさや接続はんだの量により、はんだ付け後の抵抗値が変動することがあります。事前に抵抗値低下・上昇の影響をご確認の上、機器設計してください。
- The substrate of chip resistors is alumina. Cracks may occur at the connection of solder (solder fillet portion) due to the difference of the coefficient of thermal expansion from a mounting board when heat stress like heat cycle, etc. are repeatedly given to them. Care should be taken to the occurrence of the cracks when the change in ambient temperature or ON/OFF of load is repeated, especially when WU73 which have self-heating. The occurrence of the crack by heat stress may be influenced by the size of a pad, solder volume, heat radiation of mounting board etc., so please pay careful attention to designing when a big change in ambient temperature and conditions for use like ON/OFF of load can be assumed.
- In the resistance values of 50mΩ or under, the resistance value after soldering may change depending on the size of pad pattern or solder amount. Make sure the effect of decline/increase of resistance value before designing.